

**МИНОБРНАУКИ РОССИИ**  
**федеральное государственное бюджетное образовательное учреждение высшего образования**  
**«Балтийский государственный технический университет «ВОЕНМЕХ» им. Д.Ф. Устинова»**  
**(БГТУ «ВОЕНМЕХ» им. Д.Ф. Устинова)**

УТВЕРЖДАЮ  
 Декан факультета

\_\_\_\_\_  
 (подпись) Юнаков Л. П.  
 ФИО  
 «\_\_\_» \_\_\_\_\_ 20\_\_

## РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ МИКРОПРОЦЕССОРНЫЕ И ВСТРАИВАЕМЫЕ СИСТЕМЫ

Направление/специальность подготовки	24.05.06 Системы управления летательными аппаратами
Специализация/профиль/программа подготовки	Системы управления беспилотными летательными аппаратами
Уровень высшего образования	Специалитет
Форма обучения	Очная
Факультет	А Ракетно-космической техники
Выпускающая кафедра	А5 ДИНАМИКА И УПРАВЛЕНИЕ ПОЛЕТОМ ЛЕТАТЕЛЬНЫХ АППАРАТОВ
Кафедра-разработчик рабочей программы	А5 ДИНАМИКА И УПРАВЛЕНИЕ ПОЛЕТОМ ЛЕТАТЕЛЬНЫХ АППАРАТОВ

КУРС	СЕМЕСТР	ОБЩАЯ ТРУДОЁМКОСТЬ (ЗАЧЕТНЫХ ЕДИНИЦ)	ЧАСЫ (по наличию видов занятий)									ВИД ПРОМЕЖУТОЧНОГО КОНТРОЛЯ
			ОБЩАЯ ТРУДОЁМКОСТЬ	АУДИТОРНЫЕ ЗАНЯТИЯ				САМОСТОЯТЕЛЬНАЯ РАБОТА				
				ВСЕГО	ЛЕКЦИИ	ЛАБОРАТОРНЫЙ ПРАКТИКУМ	ПРАКТИЧЕСКИЕ ЗАНЯТИЯ	ВСЕГО	КУРСОВОЙ ПРОЕКТ	КУРСОВАЯ РАБОТА	ДРУГИЕ ВИДЫ САМОСТ. РАБОТЫ	
3	6	3	108	51	17	0	34	57	0	0	57	диф. зач.

*ЛИСТ СОГЛАСОВАНИЯ*

**РАБОЧАЯ ПРОГРАММА СОСТАВЛЕНА В СООТВЕТСТВИИ С ТРЕБОВАНИЯМИ ФЕДЕРАЛЬНОГО  
ГОСУДАРСТВЕННОГО ОБРАЗОВАТЕЛЬНОГО СТАНДАРТА ВЫСШЕГО ОБРАЗОВАНИЯ (ФГОС ВО)**

**24.05.06 Системы управления летательными аппаратами**

год набора группы: 2024

Программу составил:

Кафедра А5 ДИНАМИКА И УПРАВЛЕНИЕ ПОЛЕТОМ  
ЛЕТАТЕЛЬНЫХ АППАРАТОВ

Сизова Анастасия Александровна, к.т.н., доцент

Программа рассмотрена

на заседании кафедры-разработчика

рабочей программы **А5 ДИНАМИКА И УПРАВЛЕНИЕ ПОЛЕТОМ ЛЕТАТЕЛЬНЫХ АППАРАТОВ**

Заведующий кафедрой Толпегин О.А., д.т.н., проф.

Программа рассмотрена

на заседании выпускающей кафедры

**А5 ДИНАМИКА И УПРАВЛЕНИЕ ПОЛЕТОМ ЛЕТАТЕЛЬНЫХ АППАРАТОВ**

Заведующий кафедрой Толпегин О.А., д.т.н., проф.

# **РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ МИКРОПРОЦЕССОРНЫЕ И ВСТРАИВАЕМЫЕ СИСТЕМЫ**

## **Разделы рабочей программы**

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ
2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ООП ВО
3. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ
4. ФОРМЫ КОНТРОЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ
5. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ
6. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

## **Приложения к рабочей программе дисциплины**

- Приложение 1. Аннотация рабочей программы
- Приложение 2. Технологии и формы обучения
- Приложение 3. Фонды оценочных средств

## 1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ

Целью освоения дисциплины является формирование следующих компетенций:

ОПК-1 — способность применять естественнонаучные и общетехнические знания, методы математического анализа и моделирования, теоретического и экспериментального исследования для решения инженерных задач профессиональной деятельности
ПК-95 — способен к критическому мышлению в цифровой среде, оценке информации, ее достоверности, построению логических умозаключений на основании поступающих информации и данных
ПСК-2.5 — Способность к разработке структуры систем управления БПЛА

Формированию компетенций служит достижение следующих результатов образования:

### **ОПК-1**

*знания:*

архитектуры и возможностей микропроцессорных систем (МПС), состояния современной элементной базы;

*умения:*

выбирать элементную базу для построения МПС, создавать и отлаживать программы для МПС;

*навыки:*

разработки технического, информационного и алгоритмического обеспечения микропроцессорных систем автоматизации и управления.

### **ПК-95**

*знания:*

методов разработки компьютерных моделей исследуемых процессов и систем;

*умения:*

разрабатывать компьютерные модели исследуемых процессов и систем;

*навыки:*

владения компьютерными технологиями подготовки производства, изготовления и контроля приборов и комплексов соответствующего направления.

### **ПСК-2.5**

*знания:*

знать принципы построения и функционирования МПС управления простым объектом;

знать методы и системы автоматизированного проектирования МПС;

знать методы отладки и диагностирования МПС;

*умения:*

уметь рассчитывать характеристики МПС и подбирать основные компоненты исходя из требований решаемой задачи;

уметь синтезировать алгоритм работы МПС;

уметь создавать рабочие и тестовые программы для простых МПС;

*навыки:*

иметь навык разработки алгоритмического и программного обеспечения встраиваемых микропроцессорных систем;

иметь навык отладки рабочих и тестовых программ для простых МПС.

## 2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ООП ВО

Дисциплина **МИКРОПРОЦЕССОРНЫЕ И ВСТРАИВАЕМЫЕ СИСТЕМЫ** является дисциплиной **обязательной части блока 1** программы подготовки по направлению *24.05.06 Системы управления летательными аппаратами*.

Содержание дисциплины является логическим продолжением дисциплин: **ИНФОРМАЦИОННЫЕ ТЕХНОЛОГИИ И ПРОГРАММИРОВАНИЕ**.

Содержание дисциплины является основой для освоения дисциплин: **ИНФОРМАЦИОННЫЕ КАНАЛЫ СИСТЕМ УПРАВЛЕНИЯ**.

Предварительные компетенции, сформированные у обучающегося до начала изучения дисциплины:

- ОПК-2 — Способен понимать принципы работы современных информационных технологий и использовать их для решения задач профессиональной деятельности
- ОПК-9 — Способен разрабатывать алгоритмы и компьютерные программы, пригодные для практического применения

### 3. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

Общая трудоемкость дисциплины составляет 3 з.е., 108 ч.

#### 3.1. Содержание (дидактика) дисциплины

КУРС	СЕМЕСТР	Наименование разделов и дидактических единиц	ВСЕГО	Аудиторные занятия в контактной форме			Самостоятельная работа студентов	Формируемая компетенция, %		
				ВСЕГО	Лекции	Практические занятия		ОПК-1	ПК-95	ПСК-2.5
3	6	<b>Раздел 1. Основы микропроцессорной техники.</b> 1.1 Основные понятия и определения. 1.2 История развития вычислительной техники. 1.3 Применение микропроцессоров и микроконтроллеров. 1.4 Современные и перспективные направления развития микропроцессорной техники. 1.5 Технологии производства микросхем и интегральных процессоров. 1.6 Общая структура электронных систем управления.	13	3	3	0	10	20	20	20
3	6	<b>Раздел 2. Технологии SoC-процессоров(System-on-Chip)</b> . 2.1 Типы SoC-процессоров. 2.2 Состав и режимы работы микропроцессора. 2.3 Классификация архитектур. 2.4 Архитектура ARM. 2.5 Архитектура RISC-V.	13	3	3	0	10	20	20	20
3	6	<b>Раздел 3. Принципы функционирования микропроцессоров.</b> 3.1 Функциональные алгоритмы и особенности их реализации в микропроцессорах. 3.2 Логические операции в микропроцессорах. 3.3 Арифметические операции в микропроцессорах. 3.4 Программная реализация временных задержек. Аппаратная реализация временных задержек. 3.5 Программирование типовых операций: пересылки данных, организации циклов.	30	13	3	10	17	20	20	20
3	6	<b>Раздел 4. Функциональные блоки микропроцессоров.</b> 3.1 Основные сведения о микроконтроллерах серии STM32. 3.2 Микроконтроллеры семейства STM32F4. 3.3 Аппаратные блоки микроконтроллеров семейства STM32F4. 3.4 Микроконтроллер STM32H7.	25	15	3	12	10	20	20	20
3	6	<b>Раздел 5. Проектирование микропроцессорных систем.</b> 5.1 Исполнительные устройства и методы управления ими. 5.2 Измерительные устройства (датчики) и методы обработки информации.	27	17	5	12	10	20	20	20
<b>Всего за 6 семестр</b>			108	51	17	34	57	100	100	100
<b>Всего по дисциплине</b>			108	51	17	34	57	100	100	100

#### 3.2. Аудиторный практикум

№ п/п	Номер и наименование раздела дисциплины	Тема практического занятия	Объем, ауд. часов
1	Раздел 3. Принципы функционирования микропроцессоров.	Пример программы сложения и вычитания многобайтных чисел.	4
2		Программирование операций умножения целых чисел.	3
3		Типовые задачи программно-временного управления.	3
4	Раздел 4. Функциональные блоки микропроцессоров.	Ознакомление с семейством микроконтроллеров STM32F4 и STM32H7 Примеры исполнения сложных логических операций	3
5		Примеры исполнения сложных логических операций. Примеры исполнения сложных арифметических операций	3
6		Алгоритмы работы с числами с плавающей точкой	3
7		Оценка вычислительной мощности микропроцессорного устройства	3
8	Раздел 5. Проектирование микропроцессорных систем.	Построение программы ввода и обработки сигналов дискретных датчиков.	4
9		Построение программы ввода и обработки сигналов цифровых датчиков.	4
10		Построение программы ввода и обработки сигналов импульсных датчиков.	4
Всего за 6 семестр			34

#### 3.3. Самостоятельная работа студента (СРС)

№ п/п	Номер и наименование раздела дисциплины	Содержание учебного задания	Объем, часов
1	Раздел 1. Основы микропроцессорной техники.	Изучение предусмотренных программой дидактических единиц по конспектам лекций и рекомендуемой литературе	10
2	Раздел 2. Технологии SoC-процессоров(System-on-Chip) .	Изучение предусмотренных программой дидактических единиц по конспектам лекций и рекомендуемой литературе	10
3	Раздел 3. Принципы функционирования микропроцессоров.	Изучение предусмотренных программой дидактических единиц по конспектам лекций и рекомендуемой литературе	17
4	Раздел 4. Функциональные блоки микропроцессоров.	Изучение предусмотренных программой дидактических единиц по конспектам лекций и рекомендуемой литературе. Подготовка к практическим занятиям	10
5	Раздел 5. Проектирование микропроцессорных систем.	Изучение предусмотренных программой дидактических единиц по конспектам лекций и рекомендуемой литературе. Подготовка к практическим занятиям	10
<b>Всего за 6 семестр</b>			<b>57</b>

#### 4. ФОРМЫ КОНТРОЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ

СЕМЕСТР	НЕДЕЛИ СЕМЕСТРА																
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17
<b>6</b>				Тест		ДР	Тест			ДР	Тест			Тест		ДР	Тест, диф. зач.

Условные обозначения:

- ДР – диагностическая работа;
- Тест – тест;
- диф. зач. – дифференцированный зачет.

**Текущий контроль успеваемости** студентов проводится в дискретные временные интервалы в следующих формах:

- диагностическая работа;
- тест.

**Промежуточная аттестация** проводится в формах:

- дифференцированный зачет.

## 5. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

### 5.1. Основная литература по дисциплине:

1. . Организация взаимодействия управляющей ЦВМ с датчиками и исполнительными устройствами. СПб.БГТУ "ВОЕНМЕХ" им. Д. Ф. Устинова, 2008, эл. рес.
2. В. В. Гуров. . Микропроцессорные системы. Москва: ИНФРА-М, 2019, эл. рес.
3. В. Г. Гусев, Ю. М. Гусев. . Электроника и микропроцессорная техника. М.: КноРус, 2018, 80 экз.
4. С. А. Лосев. . Проектирование информационно-управляющих систем на базе ПК. СПб.БГТУ "ВОЕНМЕХ" им. Д. Ф. Устинова, 2003, эл. рес.

### 5.2. Дополнительная литература по дисциплине:

не требуется.

### 5.3. Периодические издания:

не требуются.

### 5.4. Перечень ресурсов информационно-телекоммуникационной сети "Интернет", необходимых для освоения дисциплины, электронные библиотечные системы:

1. <https://e.lanbook.com> — ЭБС Лань;
2. <https://urait.ru> — Главная – Образовательная платформа Юрайт. Для вузов и ссузов.;
3. <http://library.voenmeh.ru/jirbis2> — Фундаментальная библиотека БГТУ «ВОЕНМЕХ» им. Д.Ф. Устинова.

### Современные профессиональные базы данных:

1. <https://rusneb.ru> – Национальная электронная библиотека (НЭБ);
2. <https://cyberleninka.ru/> - Научная электронная библиотека «Киберленинка»;
3. <http://www.rfbr.ru/rffi/ru/library> - Полнотекстовая электронная библиотека Российского фонда фундаментальных исследований.

### Информационные справочные системы:

1. Техэксперт – Информационный портал технического регулирования: Нормы, правила, стандарты РФ;
2. [http://library.voenmeh.ru/jirbis2/index.php?option=com\\_irbis&view=irbis&Itemid=457](http://library.voenmeh.ru/jirbis2/index.php?option=com_irbis&view=irbis&Itemid=457) - БД ГОСТов собственной генерации БГТУ "ВОЕНМЕХ" им. Д. Ф. Устинова;
3. <http://www.consultant.ru/>- КонсультантПлюс- информационный портал правовой информации.

### 5.5. Программное обеспечение:

1. Keil uVision.

### 5.6. Информационные технологии:

взаимодействие с обучающимися посредством ЭИОС Moodle БГТУ «ВОЕНМЕХ» им. Д.Ф. Устинова.



## **6. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ**

### **6.1. Лекционные занятия:**

специализированные требования по оборудованию отсутствуют; аудитория с посадочными местами по количеству студентов; доска.

### **6.2. Практические занятия:**

1. STM32429I-EVAL1;
2. Keil uVision.

### **6.3. Прочее:**

1. рабочее место преподавателя, оснащенное компьютером с доступом в Интернет;
2. рабочие места студентов, оснащенные компьютерами с доступом в Интернет, предназначенные для работы в электронной образовательной среде.

### Аннотация рабочей программы

Дисциплина **МИКРОПРОЦЕССОРНЫЕ И ВСТРАИВАЕМЫЕ СИСТЕМЫ** является дисциплиной **обязательной части блока 1** программы подготовки по направлению *24.05.06 Системы управления летательными аппаратами*. Дисциплина реализуется на факультете А Ракетно-космической техники БГТУ "ВОЕНМЕХ" им. Д.Ф. Устинова кафедрой А5 ДИНАМИКА И УПРАВЛЕНИЕ ПОЛЕТОМ ЛЕТАТЕЛЬНЫХ АППАРАТОВ.

Дисциплина нацелена на формирование *компетенций*:

ОПК-1 способность применять естественнонаучные и общетехнические знания, методы математического анализа и моделирования, теоретического и экспериментального исследования для решения инженерных задач профессиональной деятельности;

ПК-95 способен к критическому мышлению в цифровой среде, оценке информации, ее достоверности, построению логических умозаключений на основании поступающих информации и данных;

ПСК-2.5 Способность к разработке структуры систем управления БПЛА.

Содержание дисциплины охватывает круг вопросов, связанных с изучением архитектуры современных микропроцессоров и микроконтроллеров, разработкой архитектуры микропроцессорных систем, проектированием встраиваемого программного обеспечения, изучением методов отладки и диагностирования.

Программой дисциплины предусмотрены следующие **виды контроля**:

**Текущий контроль успеваемости** студентов проводится в дискретные временные интервалы в следующих формах:

- диагностическая работа;
- тест.

**Промежуточная аттестация** проводится в формах:

- дифференцированный зачет.

Общая трудоемкость освоения дисциплины составляет 3 з.е., **108 ч.** Программой дисциплины предусмотрены лекционные занятия (**17 ч.**), практические занятия (**34 ч.**), самостоятельная работа студента (**57 ч.**).

## ТЕХНОЛОГИИ И ФОРМЫ ОБУЧЕНИЯ

### Рекомендации по освоению дисциплины для студента

Трудоемкость освоения дисциплины составляет 108 ч., из них 51 ч. аудиторных занятий, и 57 ч., отведенных на самостоятельную работу студента.

Рекомендации по распределению учебного времени по видам самостоятельной работы и разделам дисциплины приведены в таблице.

Контроль освоения дисциплины производится в соответствии с Положением о текущем, рубежном контроле успеваемости и промежуточной аттестации обучающихся.

Формы контроля и критерии оценивания приведены в приложении 3 к Рабочей программе.

Наименование работы	Рекомендуемая литература	Трудоемкость, час.
<b>Раздел 1. Основы микропроцессорной техники.</b>		
Изучение предусмотренных программой дидактических единиц по конспектам лекций и рекомендуемой литературе	В. Г. Гусев, Ю. М. Гусев. . Электроника и микропроцессорная техника: М.: КноРус, 2018 (1-4)	10
Итого по разделу 1		10
<b>Раздел 2. Технологии SoC-процессоров(System-on-Chip) .</b>		
Изучение предусмотренных программой дидактических единиц по конспектам лекций и рекомендуемой литературе	В. В. Гуров. . Микропроцессорные системы: Москва: ИНФРА-М, 2019 (1-10)	10
Итого по разделу 2		10
<b>Раздел 3. Принципы функционирования микропроцессоров.</b>		
Изучение предусмотренных программой дидактических единиц по конспектам лекций и рекомендуемой литературе	В. В. Гуров. . Микропроцессорные системы: Москва: ИНФРА-М, 2019 (1-10)	17
Итого по разделу 3		17
<b>Раздел 4. Функциональные блоки микропроцессоров.</b>		
Изучение предусмотренных программой дидактических единиц по конспектам лекций и рекомендуемой литературе. Подготовка к практическим занятиям	С. А. Лосев. . Проектирование информационно-управляющих систем на базе ПК: СПб.БГТУ "ВОЕНМЕХ" им. Д. Ф. Устинова, 2003 (1-5)	10
Итого по разделу 4		10
<b>Раздел 5. Проектирование микропроцессорных систем.</b>		
Изучение предусмотренных программой дидактических единиц по конспектам лекций и рекомендуемой литературе. Подготовка к практическим занятиям	. Организация взаимодействия управляющей ЦВМ с датчиками и исполнительными устройствами: СПб.БГТУ "ВОЕНМЕХ" им. Д. Ф. Устинова, 2008 (1-10)	10
Итого по разделу 5		10

## ФОНД ОЦЕНОЧНЫХ СРЕДСТВ

Фонд оценочных средств, позволяющие оценить результаты обучения по данной дисциплине, включают в себя:

- диагностическая работа
- тест;
- дифференцированный зачет.

### Критерии оценивания

#### Диагностическая работа

Диагностическая работа проводится в форме теста в ЭИОС Moodle:

- при правильном ответе менее чем на 60% вопросов - не аттестация;
- при правильном ответе на 60% вопросов и более - аттестация.

#### Тест

Тест включает в себя от 10 до 15 вопросов по материалам соответствующего раздела дисциплины.

Прохождение теста считается успешным при правильном ответе не менее чем на 60% вопросов.

Комплект типовых тестовых вопросов включён в состав УМК дисциплины

#### Дифференцированный зачет

Промежуточный контроль по дисциплине проходит в форме дифференцированного зачета. Необходимо ответить на 2 теоретических вопроса и решить 1 задачу. Вопросы и задачи к дифференцированному зачету приведены в УМК дисциплины.

Критерии оценки:

- оценка «зачтено-отлично» выставляется обучающемуся, если он полностью ответил на 2 теоретических вопроса, правильно решил задачу и правильно ответил на 3 дополнительных вопроса по содержанию курса.
- оценка «зачтено-хорошо» выставляется обучающемуся, если он не полностью ответил на 1 теоретический вопрос, правильно решил задачу и правильно ответил хотя бы на 1 дополнительный вопрос по содержанию курса.
- оценка «не зачтено» выставляется обучающемуся, если он не ответил ни на один теоретический вопрос и не решил задачу.
- во всех других случаях обучающемуся выставляется оценка «зачтено-удовлетворительно».

Паспорт фонда оценочных средств

КУРС	СЕМЕСТР	Наименование разделов и дидактических единиц	ВСЕГО	Аудиторные занятия в контактной форме			Самостоятельная работа студентов	Формируемая компетенция, %			НАИМЕНОВАНИЕ ОЦЕНОЧНОГО СРЕДСТВА
				ВСЕГО	Лекции	Практические занятия		ОПК-1	ПК-95	ПСК-2.5	
3	6	Раздел 1. Основы микропроцессорной техники.	13	3	3	0	10	20	20	20	Тест
3	6	Раздел 2. Технологии SoC-процессоров(System-on-Chip) .	13	3	3	0	10	20	20	20	Тест
3	6	Раздел 3. Принципы функционирования микропроцессоров.	30	13	3	10	17	20	20	20	Тест
3	6	Раздел 4. Функциональные блоки микропроцессоров.	25	15	3	12	10	20	20	20	Тест
3	6	Раздел 5. Проектирование микропроцессорных систем.	27	17	5	12	10	20	20	20	Тест
Всего за 6 семестр			108	51	17	34	57	100	100	100	
Всего по дисциплине			108	51	17	34	57	100	100	100	

## Критерии оценивания

### ОПК-1

- Вопросы открытого типа:
- № 1 Вставьте пропущенное слово:
- \_\_\_\_\_ - устройство, в котором при плавном изменении сигнала на входе выходная величина меняется скачкообразно
- Ответ напишите с маленькой буквы.
- № 2 Вставьте пропущенное слово:
- \_\_\_\_\_ - электромеханическое устройство, преобразующее электрический сигнал в угловое или линейное перемещение
- Ответ напишите с маленькой буквы.
- № 3 Вставьте пропущенные слова:
- ЦАП – это устройство, преобразующее входной \_\_\_\_\_ вход в пропорциональную \_\_\_\_\_ величину.
- Слова запишите через запятую без пробелов.
- № 4 Какая часть ассемблерной программы состоит из директив, с помощью которых именуются константы, задаются начальные значения переменным, распределяется память и т. д.?
- Ответ запишите с маленькой буквы.
- № 5 Какая часть ассемблерной программы состоит из командных операторов, каждый из которых при трансляции преобразуется в соответствующую команду МК?
- Ответ запишите с маленькой буквы.
- № 6 Какие достоинства и недостатки электромагнитных реле?
- № 7 Какие есть виды АЦП?
- № 8 Напишите этапы цикла проектирования МПС
- № 9 Какие есть виды режимов адресации?
- № 10 Что такое микропроцессорная система?
- Вопросы закрытого типа:
- № 1 Для измерения угловых и линейных перемещений применяются...
1. потенциометрические датчики
  2. исполнительные устройства
  3. реостат
  4. нет верного ответа
- № 2 Для измерения усилия (давления) используются...
1. потенциометрические датчики
  2. манометры
  3. тензорезисторы
  4. нет правильного ответа
- № 3 Основным фактором, влияющим на точность показаний тензорезисторов является:
1. температура
  2. атмосферное давление
  3. влажность воздуха

№ 4	<p>4. нет правильного ответа Установите соответствие:</p> <p>А. Электромагнитное реле</p> <p>Б. Проводниковое реле</p>
№ 5	<p>1. управляют электрической цепью за счет внутреннего сопротивления от нуля до бесконечности</p> <p>2. управляют электрической цепью за счет замыкания/размыкания своих контактов</p> <p>Устройства, преобразующие силу давления рабочей жидкости соответственно в линейное или угловое перемещение:</p> <p>1. гидроцилиндр</p> <p>2. терморезистор</p> <p>3. двигатель</p> <p>4. гидромотор</p>
№ 6	<p>5. реле</p> <p>Процессор МК имеет смешанную архитектуру. Это значит, что он....</p> <p>1. обрабатывает 16-разрядные числовые данные и формирует 8-разрядные адреса</p> <p>2. обрабатывает 8-разрядные числовые данные и формирует 16-разрядные адреса</p> <p>3. обрабатывает 8-разрядные числовые данные и формирует 8-разрядные адреса</p>
№ 7	<p>4. обрабатывает 16-разрядные числовые данные и формирует 8-разрядные адреса</p> <p>Процессор МК может оперировать с типами данных:</p> <p>1. булевыми</p> <p>2. цифровыми</p> <p>3. байтными</p>
№ 8	<p>4. адресными</p> <p>К основным характеристикам АЦП относятся:</p> <p>1. разрешающая способность</p> <p>2. время преобразования</p> <p>3. шаг квантования</p>
№ 9	<p>4. нелинейность</p> <p>В качестве операндов используются:</p> <p>1. регистры</p> <p>2. числа</p> <p>3. биты</p> <p>4. адреса</p> <p>5. выражения</p>
№ 10	<p>6. функции</p> <p>Каждому исполняемому оператору ассемблера соответствует одна единственная</p>

**ПК-95**

команда МК.

1. Верно

2. Неверно

№ 1

*Вопросы открытого типа:*

Вставьте пропущенное слово:

\_\_\_\_\_ -ряд операторов, которые позволяют

управлять процессом ассемблирования.

№ 2

Ответ запишите с маленькой буквы

Вставьте пропущенное слово:

Флаг \_\_\_\_\_ — битовый флаг, который устанавливается, если в результате арифметической операции в  $(n + 1)$ -м значащем бите появилась единица.

№ 3

Ответ запишите с маленькой буквы

Какой оператор выполняет операцию логического умножения?

№ 4

Ответ запишите прописными буквами

Какой оператор выполняет операцию логического сложения по модулю 2?

№ 5

Ответ запишите прописными буквами

Запишите число 71Q в доп. коде в шестнадцатеричной системе счисления

№ 6

Перечислите операторы сравнения и укажите, как они работают.

№ 7

Перечислите возможности для задания адреса

№ 8

Перечислите регистры общего назначения и их применение

№ 9

Из скольких частей состоит микропроцессорная система?

№ 10

Какие есть способы построения управляющих вычислительных систем?

№ 1

*Вопросы закрытого типа:*

Для указания ассемблеру того, что в программе используются числа в двоичной системе исчисления необходимо:

1. в конце каждого двоичного числа ставить букву «b»

2. в конце каждого двоичного числа ставить обозначение «bit»

3. в начале каждого двоичного числа ставить букву «b», а в конце 2

№ 2

4. в начале каждого двоичного числа ставить цифру «2», а в конце букву «b»

Имя метки – это:

1. идентификатор, значением которого является адрес первого байта того предложения исходного текста программы, которое он обозначает

2. идентификатор, отличающий данную директиву от других одноимённых директив

3. мнемоническое обозначение соответствующей области памяти для хранения машинной команды или директивы транслятора

№ 3

4. идентификатор, который обозначает поименованную область памяти для хранения адреса следующей выполняемой команды

Сегментные регистры:

1. хранят начальные адреса сегментов программы и обеспечивают возможность обращения к этим сегментам

2. используются для хранения данных. В эти регистры может быть записан адрес возврата в основную программу после завершения работы процедуры



3. хранят машинные коды команд после трансляции программы
- № 4 4. хранят адрес инструкции, которая должна быть выполнена следующей  
Из нижеперечисленных выберите состав процессора.
1. Устройство ввода.
2. Устройство управления.
3. Регистры памяти.
- № 5 4. Регистры указателя стека.  
Установите соответствия:
- A.SS
- Б.CS
- В.CD
1. сегмент данных
2. сегмент стека
3. сегмент кода
- № 6 В языке ассемблер комментариев начинается со знака...
1. /
2. %
3. ;
4. #
- № 7 Директива EQU используется для определения переменных.
- 1.Верно
- 2.Неверно
- № 8 Инструкция INC используется для увеличения операнда на единицу.
- 1.Верно
- 2.Неверно
- № 9 Побитовая операция AND возвращает 1, если совпадающие биты обоих операндов равны 1, в противном случае она возвращает 0.
- 1.Верно
- 2.Неверно
- № 10 Укажите запись непосредственного режима адресации:
- 1.MOV AX, [BX]
2. MOV AX, BX:100H
3. MOV BX, 100H
4. нет правильного ответа

#### **ПСК-2.5**

- Вопросы открытого типа:
- № 1 Укажите через запятую номера указанных ниже операций в порядке убывания их приоритета

1. NE
  2. AND
  3. OFFSET
- № 2 Укажите время в мс, за которое будет выполнен цикл
- MOV CX, 56020/2
- DEL: LOOP DEL
- № 3 Переведите число 52 из десятичной системы счисления в двоичную и напишите результат
- № 4 Какой спецификатор ставится в конце шестнадцатеричного числа?
- № 5 Найти значение выражения и записать в двоичном коде:
- 10H + not10Q
- № 6 Перечислите логические операторы и какие функции они выполняют
- № 7 Перечислите виды директив.
- № 8 Перечислите принципы построения МПС
- № 9 Что может использоваться в качестве операндов команд языка ассемблер?
- № 10 В чем суть метода нисходящего проектирования?
- Вопросы закрытого типа:*
- № 1 Шестнадцатеричное 96h в двоичной системе исчисления равно:
1. 10010110
  2. 01101001
  3. 0000011000001001
  4. 150
  5. нет правильно варианта
- № 2 Выберите правильные записи команд:
1. MOV AH, 123H
  2. MOV DL, 100H
  3. MOV CX, 1234H
  4. MOV AL, 56H
  5. MOV DX, 0DEF0H
- № 3 После выполнения следующего фрагмента кода
- MOV AX, 0000H
- MOV DS, AX
- MOV AX, DS:0000H
1. в AX запишется слово из области памяти по физическому адресу 0000:0000
  2. в AX запишется двойное слово из области памяти по физическому адресу 0000:0000
  3. в AX запишется физический адрес 0000:0000
  4. в AX запишется логический адрес 0000:0000

- № 4 Оператор OFFSET(выражение) позволяет:
1. получить смещение выражения в байтах относительно начала того сегмента, в котором выражение определено
  2. получить сегментную составляющую физического адреса
  3. переопределить тип выражения
  4. нет правильного ответа
- № 5 Команда in AX,DX :
1. загружает в AX байт из порта с номером из DX
  2. загружает в AX слово из порта с номером из DX
  3. загружает байт в порт, адресуемый регистром DX
  4. загружает слово в порт, адресуемый регистром DX
  5. загружает в AX содержимое порта DX
- № 6 Переведите из восьмеричной системы счисления в шестнадцатеричную число 718.
1. E4
  2. 47
  3. 39
  4. 71
- № 7 Установите соответствие:
- A. IMUL
- B. MUL
1. Операция умножения для беззнаковых данных
  2. Операции умножения для знаковых данных
- № 8 При косвенном переходе в команде указывается не адрес перехода, а регистр или ячейка памяти, где этот адрес находится.
1. Верно
  2. Неверно
- № 9 Число в дополнительном коде в двоичной системе счисления:
- 0FАН
1. 01010100
  2. 00000100
  3. 0F06H
  4. нет правильного ответа
- № 10 Команда безусловного перехода:
1. JMP
  2. CMP
  3. MUL

#### 4. IMUL